

### Tabela de Códigos de Erro mais Utilizados

<b>Código</b>	<b>Possível Problema</b>
C0, C1, C6, D3, D4 e D5	Memória
FF e 00	Processador
FF e 00	Placa mãe, porém, o led do reset (RST) deverá permanecer aceso
C0, C1 e 41	Bios
2A	Placa de vídeo

### Descrição dos LED's

<b>LED</b>	<b>Tipo de Sinal</b>	<b>Descrição</b>
RUN	Pulso do barramento	Se o LED estiver ligado, a placa mãe deverá estar funcionando. Se o LED estiver apagado, provavelmente a placa mãe não estará funcionando.
CLK	Pulso de disparo do barramento	O LED é referente ao sinal de pulso de disparo do barramento.
BIOS	Sinais baixos de entrada/saída	Processador lendo o BIOS quando a placa está ligada.
IRDY	Os equipamentos principais estão prontos	Quando há sinal de IRDY.
OSC	Oscilação do sinal	Sinal de oscilação do slot ISA.
FRAME	Períodos do quadro	Sinal do frame do ciclo do slot PCI.
RST	Sinal de reset	Se ficar aceso é porque o botão de ligar está com problema, ou há um curto circuito na placa mãe.
12V	Power	Se estiver apagado é porque não está passando tensão 12V.
-12V	Power	Se estiver apagado é porque não está passando tensão -12V..
5V	Power	Se estiver apagado é porque não está passando tensão 5V.
-5V	Power	Se estiver apagado é porque não está passando tensão -5V.
3V3	Power	Se estiver apagado é porque não está passando tensão 3V3.

### Tabela de Códigos de Erro

<b>Código</b>	<b>Award</b>	<b>AMI</b>	<b>Phoenix4.0/Tandy3000</b>
00		O código da área específica é copiado, passando o controle do boot para 19h interno.	
01	Testa e verifica o status do processador.		O processador está testando o registro interno.
	O BIOS verifica e ajusta cada sinal de partida e término.		
02	Testa todos os registros do processador exceto SS, SP e BP com dados FF e 00.		Verifica a modalidade real.
03	Desabilita NMI, PIE, AIE, UEI, SQWV.	O NMI é desabilitado. Em seguida, verifica uma restauração da condição do power.	Desabilita a interrupção do NMI.
	Desabilita o vídeo, verifica a paridade e acessa direto a memória.		
	Reseta o coprocessador matemático.		
	Cancela todos os registros da página, byte da parada programada do CMOS.		
	Inicializa o temporizador 0, 1, 2 e EISA.		
	Inicializa os controladores direto da memória 0 e 1.		
	Inicializa os controladores de interrupção 0 e 1.		
	Inicializa os registros estendidos EISA.		
04	A RAM está sendo periodicamente refrescada.		Identifica o tipo de processador.

05	Iniciação do controlador do teclado.	A pilha do BIOS foi estabelecida. Em seguida, desabilita a memória cache.	A iniciação do DMA está em andamento ou falha.
06	Reservado	Não reduz o código do POST.	Inicializa o hardware do sistema.
07	Verifica se CMOS está trabalhando corretamente, detecta se a bateria está ruim.	Inicializa o processador e a área de dados do mesmo.	Desabilita a imagem e executa o código do ROM.
08	Iniciação adiantada do chipset.	A soma do controle do CMOS é computada.	Inicializa o chipset com valores iniciais do POST.
	Teste da presença da memória.		
	Rotinas do chipset do OEM.		
	Memória 64K baixa desobstruída.		
	Testa a primeira memória 64K.		
09	Inicializa o processador de Cyrix.		Ajusta o sinal do POST.
	Inicializa cache.		
0A	Inicializa os primeiros 120 vetores da interrupção com SPURIOUS-INT-HDRL e inicializa 00h-1Fh interno de acordo com INT-TBL.	O cálculo da soma de controle do CMOS é realizado. Inicializa o registro do status do CMOS por data e hora.	Inicializa registros do processador.
0B	Testa a soma do controle da RAM do CMOS, se for ruim, ou a chave INS estiver pressionada, carrega o defeito.	O registro do status do CMOS é inicializado. Em seguida, executa toda a iniciação requerida antes do comando BAT do teclado.	Permite o cache do processador.
0C	Detecta o tipo de controlador do teclado.	O buffer da entrada do controlador do teclado está livre. Em seguida, emite o comando BAT ao controlador do teclado.	Inicializa caches aos valores iniciais do POST.
	Ajusta o status de NUM-LOCK.		

0D	Detecta o clock do processador.		
	Lê a posição 14h do CMOS, a fim de identificar o tipo de vídeo.		
	Detecta e inicializa o adaptador de vídeo.		
0E	Testa a memória de vídeo e escreva a informação sign-on na tela.	O resultado do comando BAT do controlador do teclado foi verificado. Em seguida, executa toda a iniciação necessária.	Inicializa o componente de I/O.
	Permite a imagem de acordo com o setup.		
0F	Testa o controlador DMA 0 e o checksum do BIOS.	A iniciação após o teste do comando BAT do controlador do teclado é feita. O byte do comando do teclado é escrito em seguida.	Inicializa o barramento local do IDE.
	Detecta e inicializa o teclado.		
10	Testa o controlador DMA 1.	O byte do comando do controlador do teclado é escrito. Em seguida, emite o pino 23 e 24 que obstruem o comando unblocking.	Inicializa e gerencia o power.
11	Testa os registros das páginas do DMA.	Verifica se as chaves foram pressionadas durante o power e se a RAM do CMOS da iniciação a cada opção do POST do carregador AMIBIOS.	Registros da substituição da carga com valores iniciais do POST.
12	Reservado	Controladores de acesso direto da memória 1 e 2, e controladores de interrupção 1 e 2.	Restaura, controla e carrega o processador.

13	Reservado	A exposição vídeo foi incapacitada. A porta B e o chipset foram inicializados.	Inicializa dispositivos preliminares do barramento PCI.
14	Contador 2 do temporizador 0 de teste 8254.	Começará os testes dos temporizadores 8254.	Inicializa o controlador do teclado.
15	Verifica 8259 interrupções do canal 1.		
16	Verifica 8259 interrupções do canal 2.		BIOS ROM checksum
17	Desliga e verifica interrupções.		Inicializa o cache ante do tamanho da memória.
18	Força e verifica se ocorre uma interrupção.		Inicializa o temporizador 8254.
19	Testa e verifica se NMI pode ser cancelado.	Testa o temporizador 8254 e começa a refrescar a memória.	
1A	Exposição do clock do processador.	Refresca a memória e verifica o tempo de ligar/desligar em 15 centésimos.	Inicializa o controlador do DMA 8237.
1B	Reservado		
1C	Reservado		Restaura o controlador de interrupção programável.
1D	Reservado		
1E	Reservado		
1F	Se o checksum da memória permanente EISA for normal, executa a iniciação EISA.		
	Executa testes ISA e o barramento desobstruído da modalidade EISA.		
	Testa a memória da configuração EISA.		
	Integridade (checksum e comunicação).		

20	Inicializa Slot 0 (System Board)		Testa se o DRAM refresca.
21	Inicializa Slot 1		
22	Inicializa Slot 2		Testa o controlador do teclado 8742.
23	Inicializa Slot 3	Lê o input 8042 e incapacita a característica do PC MEGAKEY. Faz a reescrita do segmento de código do BIOS e executa toda a configuração necessária antes de inicializar os vetores de interrupção.	
24	Inicializa Slot 4	A configuração é requerida antes que a iniciação do vetor da interrupção termine. A iniciação do vetor da interrupção está a ponto de começar.	Ajusta o registro de segmento do ES a 4 GB.
25	Inicializa Slot 5	A iniciação do vetor da interrupção é feita e cancela a senha do interruptor do POST DIAG.	
26	Testa a situação da execução da modalidade protegida. Verifica a memória do processador e da placa mãe. Indica se há ou não problema no VGA.	Lê e escreve input/output do teclado. Está pronto para a iniciação de todos os dados e verifica as 8042 microplaquetas na placa mãe.	Permite a linha do endereço A20, verifica os pinos A20 de microplaquetas controlando a memória, e verifica o circuito correlacionado aos pinos. No slot da memória pode estar o pino A20 e os pinos da memória não estão em contato, ou os pinos estão ruins.
27	Inicializa Slot 7	Inicializa e ajusta a modalidade de vídeo.	

28	Inicializa Slot 8	Termina o ajuste da modalidade de vídeo e configura os ajustes monocromáticos e de cor.	Auto size DRAM
29	Inicializa Slot 9		Inicializa e gerencia a memória do POST.
2A	Inicializa Slot 10	Inicializa o sistema diferente do barramento e os dispositivos de saída estática.	Cancela a RAM baixa de 512 KB.
2B	Inicializa Slot 11	Passa o controle a ROM do vídeo para executar alguma configuração requerida antes do teste de ROM do vídeo.	
2C	Inicializa Slot 12	Processa tudo que for necessário antes de passar o controle a ROM do vídeo. Em seguida, procura e passa o controle a Rom do vídeo.	A RAM falha no endereço 1.
2D	Inicializa Slot 13	A ROM do vídeo retornou o controle ao POST do BIOS. Executa e processa a ROM do vídeo após ter o controle.	
2E	Inicializa Slot 14	Termina de processar o teste de ROM do POST-VÍDEO. Se o controlador de EGA/VGA não for encontrado, executa o teste de leitura e gravação da memória.	Falha da RAM em data bits. Byte baixo do barramento da memória.

2F	Inicializa Slot 15	O controlador EGA/VGA não foi encontrado. O teste de leitura/gravação da memória da exposição está a ponto de começar.	Permite o cache antes do sistema do BIOS.
30	O tamanho das memórias baixa 256K e 640K são prolongados acima de 1MB.	É realizado o teste de leitura/gravação da exposição da memória.	
31	Testa a memória baixa 256K a 640K e a memória estendida acima de 1 MB.	Executa o teste de leitura/gravação da exposição da memória.	
32	Encontra a memória do teste EISA na iniciação dos slots.	O teste de leitura/gravação da memória alterna da exposição passada.	Testa a frequência do bus-clock do processador.
33	Reservado		Inicializa o gerente da expedição de Phoenix.
34	Reservado	Verifica e ajusta a modalidade de exposição do vídeo.	
35	Reservado		
36	Reservado		Aquece no start e fecha-o.
37	Reservado	A modalidade de exposição é ajustada, indicando a informação quando carregar.	
38	Reservado	Inicializa a entrada do barramento, o IPL e os dispositivos gerais em seguida.	Protege o sistema ROM do BIOS.
39	Reservado	Mensagens de erro da iniciação do barramento da exposição.	
3A	Reservado	A posição nova do cursor foi lida e conservada. Indica a	Auto tamanho do cache.



		mensagem da em seguida.	
3B	Reservado	O teste de proteção da memória está a ponto de começar.	
3C	Instalação permitida.		Configuração avançada de registros do chipset.
3D	Detecta se o mouse está presente, inicializa o mouse e instala vetores de interrupção.		Registros da substituição da carga com valores do CMOS.
3E	Inicializa o controlador do cachê.		
3F	Reservado		
40	Incapacita ou permita o display do vírus.	Prepara as tabelas do descritor.	
41	Inicializa o controlador da movimentação do disco flexível e algum drive.		Inicializa memória prolongada para o piloto da ROM.
42	Inicializa o controlador do hard drive e algum drive.	As tabelas do descritor são preparadas. Entra na modalidade protegida para o teste da memória em seguida.	Inicializa vetores de interrupção.
43	Detecta e inicializa a porta serial, paralela e de jogos.	Entra na modalidade protegida. Permite interrupções para a modalidade do diagnóstico em seguida.	
44	Reservado	As interrupções são permitidas. Inicializa dados da memória de verificação que envolve em 0:0.	
45	Detecta e inicializa o math coprocessador.	Dados inicializados. Verifica se a memória que envolve em 0:0 encontra o tamanho da memória total do sistema.	Iniciação do dispositivo do POST.

46	Reservado	O teste e cálculo do tamanho da memória foram feitos.	Verifica e observa o copyright da ROM.
47	Reservado	O teste padrão da memória foi escrito a base de 640 KB e prolongado.	Inicializa o suporte I20.
48	Reservado	Os testes padrões escrevem na memória base. Determina a quantidade de memória abaixo de 1 MB em seguida.	Verifica a configuração de vídeo de encontro com CMOS.
49	Reservado	Quantidade de memória abaixo de 1M encontrada e verificada. Vai descobrir quantidade de memória acima de 1M.	Inicializa o barramento e os dispositivos do PCI.
4A	Reservado		Inicializa todos os adaptadores de vídeo do sistema.
4B	Reservado	Quantidade de memória acima de 1M encontrada e verificada. Vai checar "soft reset" e limpar memória abaixo de 1M.	Boot start (opcional).
4C	Reservado	Memória abaixo de 1M limpa. (SOFT RESET) Vai limpar memória acima de 1M.	ROM vídeo do BIOS.
4D	Reservado	A memória acima de 1 MB foi cancelada através de uma restauração, exceto o	

		tamanho de memória. Irá ao ponto de verificação 52h em seguida.	
4E	Reboot se for modalidade do fabricante. Se não, indica mensagens e incorpora a instalação.	O teste da memória começou, indicando primeiro o tamanho da memória 64 KB.	Observação do Display BIOS copyright.
4F	Pergunta o Password de segurança (opcional).	A exposição do tamanho da memória começou. A exposição é updated durante o teste da memória. Executa o teste sequencial e aleatório da memória em seguida.	Inicializa Multi Boot.
50	Escreve todos os valores do CMOS antes da RAM e do espaço livre.	A memória abaixo de 1 MB foi testada e inicializada. Ajusta o tamanho da memória indicado para a relocação em seguida.	Tipo e velocidade do processador.
51	Permite verificar a paridade, o NMI e o cache antes de carregar.	A exposição do tamanho da memória foi ajustada para a relocação. Testando a memória acima de 1 MB em seguida.	Inicializa EISA board.
52	Inicializa o ROM da opção C8000h a EFFFFh ou se FSCAN permitir a F7FFFh.	A memória acima de 1 MB foi testada e inicializada. Conservando a informação do tamanho de memória em seguida.	Testa o teclado.
53	Inicializa o valor do tempo em 40h, área do Bios.	A informação do tamanho da memória e os registros do processador são conservados. Entre na modalidade real em seguida.	
54		A parada programada é	Ajuste a chave se

		bem sucedida. O processador está na modalidade real. Incapacita a linha da porta A20, a paridade e o NMI em seguida.	permitido.
55			Permite dispositivos do USB.
57		A linha do endereço A20, a paridade e o NMI são desabilitados. Ajusta o tamanho da memória dependendo da relocação.	
58		O tamanho de memória foi ajustado para a relocação.	Teste para interrupções inesperadas.
59		Começa o teste do controlador DMA e de interrupção em seguida.	Inicializa o serviço de display do POST.
5A			Display do prompt "Pressione F2 para entrar no SETUP".
5B			Incapacita o cache do processador.
5C			Testa a RAM entre 512 KB e 640 KB.
60	Verifica a funcionalidade da proteção do vírus (proteção do setor de boot) de acordo com o ajuste do SETUP.	O teste de registro do DMA é passado. Executa o teste de registro do controlador de DMA direto da memória 1 em seguida.	Testa a memória estendida.
61	<p>Tenta girar sobre o cache ao nível 2 (se o cachê L2 girar sobre o post 3D, esta parte será saltada).</p> <p>Ajusta o boot acima da velocidade de acordo com o ajuste do setup.</p> <p>A última possibilidade para o chipset é inicializada.</p> <p>A última possibilidade para o power é inicializada (reestabelece somente o bios).</p>		

	Mostra a tabela da configuração do sistema.		
62	Status do fechamento numérico da instalação de acordo com valores da instalação Programa o NUM lock, a taxa matic do jogo e a velocidade typematic de acordo com o setup.	O teste de registro do controlador DMA da memória 1 passou. Executa o teste de registro do controlador DMA da memória 2 em seguida.	Testa o endereço da memória estendida.
63	Se houver alguma mudança na configuração do hardware, atualize a informação de ESCD (BIOS de PnP somente). Memória que foi usada desobstruída. Sistema de Boot através do 19h interno.		
64			Pula o UserPatch1
65		O teste de registro do controlador DMA da memória 2 passou. Programa os controladores DMA da memória 1 e 2 em seguida.	
66		Controladores DMA de programação 1 e 2 completos. Inicializa o controlador de interrupção 8259 em seguida.	Configura os registros avançados do cache.
67		Termina a iniciação do controlador de interrupção 8259.	Inicialize Multi Processor APIC
68			Permite caches externos e o processador.
69			Ajusta a área do sistema de gerência da modalidade (SMM).

6A			Expõe o tamanho externo do cache L2.
6B			Defeitos de costume da carga (opcional).
6C			Mensagem de proteção da area.
6E			Endereço elevado possível da exposição para a recuperação de UMB.
6F			
70			Mensagem de erro no display.
71			
72			Verifica se há erros de configuração.
76			Verifica se há erros no teclado.
7C			Ajusta vetores de interrupção do hardware.
7D			Inicializa a monitoração inteligente do sistema.
7E			Inicializa o coprocessador se presente.
7F		Permite fonte prolongada de NMI.	
80		Começa o teste do teclado. Cancela o buffer de saída e verifica se há teclas presas. Emite o comando de restauração do teclado em seguida.	Incapacita o I/O e a porta IRQs on-board.

81		Um erro na restauração do teclado ou em uma tecla presa foram encontrados. Emite o comando do teste da relação do controlador do teclado em seguida.	Iniciação atrasada do dispositivo POST.
82		Termina o teste da relação do controlador do teclado. Escreve o byte do comando e inicializa o buffer circular.	Detecta e instala as portas RS232 externa.
83		O byte do comando foi inscrito e a iniciação dos dados terminou. Verifica se há uma tecla presa em seguida.	Configura os controladores de non-MCD IDE.
84		Verifica se há uma tecla presa, e se há uma mal combinação do tamanho de memória com os dados da RAM do CMOS em seguida.	Detecta e instala as portas paralelas externas.
85		A verificação do tamanho de memória é feita. Indica um erro soft e a verificação para um password, passando WINBIOS.	Inicializa dispositivos PC-compatible PnP ISA.
86		O password foi verificado. Executa a programação requerida antes de WINBIOS setup.	Reinicializa as portas I/O on-board.

87		A programação antes da instalação de WINBIOS terminou. Executa a instalação de AMIBIOS ou de WINBIOS.	Configura a placa mãe e os dispositivos (opcional).
88		Executa a programação necessária após WINBIOS setup.	Inicializa a área de dados do BIOS.
89		A programação após a instalação de WINBIOS terminou. Indica o power na mensagem de tela em seguida.	Permite interrupções de Non-Maskable (NMIs).
8A			Inicializa a área de dados do BIOS estendido.
8B		A primeira mensagem de tela foi indicada. Executa e verifica o mouse PS/2, e verifica o alocamento da área de dados do BIOS estendido.	Testa e inicializa o mouse PS/2.
8C		Programa o WINBIOS para opções de setup.	Inicializa o controlador flexível.



8D		As opções da instalação de WINBIOS são programadas. Restaura o controlador de disquete em seguida.	
8E		O controlador de disquete foi restaurado. Configura o controlador do disco flexível em seguida.	
8F			Determina o número dos drives ATA (opcional).
90			Inicializa controladores de hard-disk.
91		O controlador do drive de disquete foi configurado. Configura o controlador do hard-disk em seguida.	Inicializa controladores de hard-disk e de barramento.
92			Jump para UserPatch2
93			Configuração MPTABLE para placas do multi-processor.
95		Inicializa ROM do adaptador do barramento de C8000h com D8000h.	Instala o CD ROM para o boot.
96		Inicializa antes de passar o controle ao ROM do adaptador em C8000.	Registro desobstruído do segmento ES.
97		Inicializa antes que o controle de ROM do adaptador C800 termine.	Repara a tabela do multi processador.

98		O adaptador do ROM teve o controle retornado ao POST do BIOS. Executa o processamento requerido após a opção do ROM retornar do controle A.	Busca pelos ROM's da opção. Dois beeps curtos na soma de controle falharam.
99		Toda a iniciação requerida após o teste de ROM da opção terminou. Configura a área de dados do temporizador e o endereço da impressora em seguida.	Verifica se há SMART Drive (opcional).
9A		Ajusta os endereços do temporizador e da impressora. Ajusta o endereço RS-232 em seguida.	Protege a opção do ROM.
9B		Retorna após ter ajustado RS-232. Executa toda a iniciação requerida antes do teste do coprocessador.	
9C		A iniciação requerida antes do teste do coprocessador é realizada. Inicializa o coprocessador.	Ajusta o gerenciamento do power.
9D		Coprocessador inicializou. Execute toda a iniciação requerida após o teste do coprocessador.	Inicialize o motor de segurança (opcional).

9E		A iniciação após o teste do coprocessador está completa. Verifique o teclado extendido, o teclado ID, e a chave de fechamento numérico, emitindo o teclado ID.	Permite interrupções do hardware.
9F			Determine o número de movimentações de ATA e de SCSI.
A0			Ajuste a hora.
A1			Verifique o fechamento da chave.
A2		Indica todo o erro leve.	
A3		A exposição de erro leve terminou. Ajuste a taxa typematic do teclado em seguida.	
A4		A taxa typematic do teclado é ajustada. Programe os estado de espera da memória em seguida.	Inicialize a taxa typematic.
A5		A programação do estado de espera da memória termina. Cancele a tela. Permita a paridade e o NMI em seguida.	
A7		NMI e a paridade são permitidos. Execute toda a iniciação requerida antes de passar o controle ao ROM do adaptador em E000 em seguida.	
A8		A iniciação antes de passar o controle ao ROM do adaptador em E000hm é terminada. Passe o controle ao ROM do adaptador em E000h em seguida.	Apague o alerta F2.
A9		Retornado do ROM do	

		adaptador no controle de E000h. Executar toda a iniciação requerida após o ROM da opção E000.	
AA		A iniciação após o controle do ROM da opção E000 terminou. Indique a configuração de sistema em seguida.	Chave de varredura para F2.
AB		Uncompress os dados de DMI e executa a iniciação do POST de DMI em seguida.	
AC			Enter SETUP
AE			Sinal desobstruído do boot.
B0	Protegendo a modalidade se as interrupções ocorrerem.	A configuração de sistema é indicada.	Verifica se há erros.
B1	Se ocorrer um disfarce no NMI, pressione F1 para incapacitar.	Copia algum código nas áreas específicas	Informe RomPilot sobre a extremidade do POST.
B2			O POST é feito – prepara para carregar o sistema operacional.
B3			
B4			Um beep curto antes do carregador.
B5			Termina o QuietBoot (opcional).
B6			Verifica o password (opcional)
B7			Inicializa o ACPI BIOS.
B8			
B9			Prepara o Boot.
BA			Inicializa o SMBIOS.
BB			Inicializa o PnP e opções de ROMs.
BC			Verificadores de paridade desobstruídos.
BD			Exposição do menu de

			MultiBoot.
BE	O chipset do programa registro o power em defeitos do BIOS.		Tela desobstruída (opcional).
BF	Programa o descanso do valor do chipset de acordo com a instalação (programa mais atrasado do valor da instalação).		Verifica vírus e lembrete de apoio.
	Se a auto configuração é permitida, programado o chipset com valores predefinidos na auto tabela MODBINable.		
C0	Desliga o cache específico do OEM.		Tenta carregar com INT 19.
	Inicializa dispositivos padrão com valores de defeito: controlador DMA (8237); controlador de interrupção programável (8259); temporizador de intervalo programável (8254); microplaqueta de RTC.		
C1	Específico teste do OEM e tamanho on-board da memória.		Inicializa e gerencia o POST de erro (Pem).
C2			Inicializa o registro de erro.
C3	Testa o primeiro DRAM 256K.		Inicializa a função da exposição de erro.
	Expandes os códigos comprimidos na área provisória do DRAM, incluindo as RAM do BIOS e a opção do sistema.		
C4			Inicializa o alimentador de erro do sistema.
C5	Permite e especifica o OEM para o Boot rápido.		PnPnd duplo CMOS (opcional).
C6	Detecta o tamanho externo do cache.		Inicializa e reduz o sinal (opcional).
C7			Inicializa e reduz o sinal mais tarde.
C8			Verifica a força (opcional).
C9			Prolonga o checksum (opcional).
CA			Dirige o 15h interno para

			permitir o teclado remoto.
CB			Dirige o 13h interno aos dispositivos das tecnologias de memória tais como a ROM, a Ram, o PCMCIA, e o disco de série.
CC			Dirige o 10h interno para permitir o vídeo de série remoto.
CD			Re-map I/O e memória para PCMCIA
CE			Inicializa o digitador e indica a mensagem.
D0		O NMI é inválido. O power está começando. Em seguida, o checksum de iniciação será verificado.	
D1		Inicializa o controlador do DMA e executa o teste BAT do controlador do teclado. Começa a refrescar a memória e entra na modalidade baixa 4 GB.	
D2			Interrupção desconhecida.
D3		Começa a medir a memória.	
D4		Retorna a modalidade real. Executa todos os remendos do OEM e ajusta a pilha em seguida.	

D5		Passa o controle ao código uncompressed na RAM em E000:0000h. O código de iniciação é copiado e transferido para o segmento 0.	
D6		Controle está no segmento 0. Em seguida, verifica se foi pressionado e o checksum do BIOS. Se o funcionamento do checksum do BIOS estiver ruim, irá aparecer o código E0 do ponto de verificação. Se não estiver, irá aparecer o código D7 do ponto de verificação.	
E0		Avalia se o disco flexível é inicializado. Em seguida, começa a base de teste de uma memória de 512 KB.	Inicializa o chipset.
E1	E1 Setup - Page E1	Inicializa a tabela do vetor de interrupção.	Inicializa a ponte.
E2	E2 Setup - Page E2	Inicializa os controladores do DMA e de interrupção em seguida.	Inicializa o processador.
E3	E3 Setup - Page E3		Inicializa system timer.
E4	E4 Setup - Page E4		Inicializa system I/O.
E5	E5 Setup - Page E5		Verifica o carregador da recuperação da força.
E6	E6 Setup - Page E6	Permite o controlador do disco flexível e o temporizador IRQs. Permite a memória cache interna.	Checksum BIOS ROM.

E7	E7 Setup - Page E7		Vá ao BIOS.
E8	E8 Setup - Page E8		Grande segmento ajustado.
E9	E9 Setup - Page E9		Inicializa o multi processador.
EA	EA Setup - Page EA		Inicializa o código especial do OEM.
EB	EB Setup - Page EB		Inicializa PIC e DMA.
EC	EC Setup - Page EC		Inicializa o tipo da memória.
ED	ED Setup - Page ED	Inicializa o drive flexível.	Inicializa o tamanho da memória.
EE	EE Setup - Page EE	Procura por um disquete flexível no drive A e lê o primeiro setor do disquete.	Shadow Boot Block
EF	EF Setup - Page EF	Ocorreu erro ao ler o disquete flexível no drive A.	Testa a memória do sistema.
F0		Busca pelo arquivo AMIBOOT.ROM no diretório raiz.	Inicializa vetores da interrupção.
F1		O arquivo AMIBOOT.ROM não está no diretório raiz.	Inicializa o funcionamento do clock.
F2		Lê e analisa o FAT do disquete flexível para encontrar os clusters ocupados pelo arquivo AMIBOOT.ROM.	Inicializa o vídeo.
F3		Lê o arquivo AMIBOOT.ROM clusters por clusters.	Inicializa a gerência do sistema.
F4		O arquivo AMIBOOT.ROM não é o tamanho correto.	Saída de um beep.
F5		Incapacita a memória cache interna.	Grande segmento desobstruído.
F6			Boot do DOS pequeno.
F7			Boot do DOS cheio.
FB		Detecta o tipo de ROM do flash.	



FC		Apaga a ROM do flash.	
FD		Programa a ROM do flash.	
FF	Tentativa interna de 19 carregadores.	A programação da ROM do flash é bem sucedida. Em seguida, reinicia o BIOS do sistema.	